

キオクシア 現場受入型インターンシップ募集コース・テーマ一覧

半導体まつわる研究・企画・開発・設計・製造など、さまざまなテーマをご用意しています。

<開催地詳細>

横浜＝横浜テクノロジーズキャンパス（大船）
新子安＝新子安テクノロジーズフロント（新子安）
四日市＝四日市工場（四日市）
本社＝本社（田町）

コースNo.	テーマNo.	コース名	テーマ名	実習内容	求める知識/スキル	活かせる知識									求める人物像	開催地				
						電気電子	機械	物理・物性	化学	情報	数学	環境	建築	専攻不明		横浜	新子安	四日市	本社	
JD3_K	JD3-KY-053	JD3×京浜	SSD製造装置の開発	SSDの評価・生産を支える装置開発の現場において、構想から詳細設計そしてデバッグに至るまでの一連の流れを通じて技術者としての役割ややりがいを体感していただきます。	パソコンや周辺機器の知識があると望ましい。	●				●				●	半導体に限らず技術全般や開発業務に興味があり、多少の障壁にぶつかっても粘り強く取り組める。	●				
JD3_K	JD3-KY-054	JD3×京浜	SSD検査装置の開発	AIを応用したSSD検査装置の開発を通じて設計から運用に至る一連の過程を経験し、最先端の開発環境と技術者としての日々の業務を体感していただきます。	パソコン操作の経験があり、それに加えてプログラミングの知識があると望ましいですが、こちらについては必須ではありません。					●				●	半導体に限らず技術全般や開発業務に興味があり、多少の障壁にぶつかっても粘り強く取り組める。	●				
JD3_K	JD3-KY-055	JD3×京浜	SSDコントローラのアーキテクチャ開発	SSD性能シミュレータを活用することで、現行SSDの課題、最先端SSDの実力、未来のSSDの可能性を把握します。更に、SSDの性能に影響を与える要因を可視化・分析し、その対策効果を確認することで、性能を担保するためのSSDコントローラアーキテクチャ開発の工夫や取り組みについて体験していただきます。あわせてバックグラウンドにある要素技術として、仕組みや基本動作などSSDの基礎全般についても学んでいただきます。	電気電子・情報系の基礎知識をお持ちの方。	●				●					SSDやNANDフラッシュメモリに興味関心があり、これらの最新技術に触れてみたい方。	●				
JD3_K	JD3-KY-056	JD3×京浜	SSDコントローラ(LSI)の論理設計	SSDコントローラの役割や設計の流れ、設計に使用する環境を学んでいただきます。先輩エンジニアとの会話や、どのように論理設計、論理検証、評価をしているかを一部実際に体験してもらうことで、職場の雰囲気や日々の働き方、設計業務の流れを体感していただきます。	電気電子・情報系の基礎知識があると望ましいが、その限りではありません。	●				●				●	・SSD向けコントローラ(LSI)の論理設計に興味があり、これらの最新技術に触れてみたい方 ・FPGAを用いた設計・評価を経験してみたい方 ・新しいことへチャレンジすることへの抵抗があまりなく、前向きに楽しく業務したい方	●				
JD3_K	JD3-KY-057	JD3×京浜	先端フラッシュメモリの設計開発(1)	先端フラッシュメモリ設計におけるアナログ/デジタル回路シミュレーションの実習を通して回路設計がいかにクリエイティブで面白いお仕事であるかを体験してみてください。是非我々の職場の雰囲気も感じてみてください。	最先端の半導体回路設計(アナログ・デジタル)やレイアウト設計に興味のある方。	●				●					・自身の知らないことに対して興味を持つことができる探求心旺盛な人 ・未知の事象を解決することに対して果敢に挑戦する気概を持つ人 ・チームとのコミュニケーションを取りながら業務推進できる人	●				
JD3_K	JD3-KY-058	JD3×京浜	先端フラッシュメモリの設計開発(2)	先端フラッシュメモリ設計におけるアナログ/デジタル回路シミュレーションの実習を通して回路設計がいかにクリエイティブで面白いお仕事であるかを体験してみてください。是非我々の職場の雰囲気も感じてみてください。	最先端の半導体回路設計(アナログ・デジタル)やレイアウト設計に興味のある方。	●				●					・自身の知らないことに対して興味を持つことができる探求心旺盛な人 ・未知の事象を解決することに対して果敢に挑戦する気概を持つ人 ・チームとのコミュニケーションを取りながら業務推進できる人	●				
JD3_K	JD3-KY-059	JD3×京浜	システムのログデータを利用したデータ分析	システムの利用実績ログを使用し、将来の利用傾向を分析してシステム拡張に関する提案をしてもらいます。SQLを用いてデータベースへアクセスしたり、抽出したデータの加工といった具体的な作業を通じて、社内IT部門の業務を具体的に体験していただきます。	情報工学系の基礎知識またはデータ分析作業の経験があると望ましい。 上記の知識がなくても、Excel等のOffice製品を普通に利用できれば問題ありません。					●				●	社内IT部門はITスキルに加えて、ステークホルダーとのコミュニケーションが重要であるため、対人コミュニケーションが得意な人/ITリテラシーが高い人/絶えず新しくなるIT技術に触れるので、新しいことに積極的に取り組める人。	●				
JD3_K	JD3-KY-060	JD3×京浜	先端フラッシュメモリの設計開発	先端フラッシュメモリ設計におけるアナログ/デジタル回路シミュレーションの実習を通して回路設計がいかにクリエイティブで面白いお仕事であるかを体験してみてください。是非我々の職場の雰囲気も感じてみてください。	最先端の半導体回路設計(アナログ・デジタル)やレイアウト設計に興味のある方。	●				●					・自身の知らないことに対して興味を持つことができる探求心旺盛な人 ・未知の事象を解決することに対して果敢に挑戦する気概を持つ人 ・チームとのコミュニケーションを取りながら業務推進できる人	●				
JD3_K	JD3-KY-061	JD3×京浜	先端フラッシュメモリの高速インターフェース設計開発、デジタル回路自動検証	先端フラッシュメモリ設計におけるアナログ/デジタル回路シミュレーションの実習を通して回路設計がいかにクリエイティブで面白いお仕事であるかを体験してみてください。是非我々の職場の雰囲気も感じてみてください。	最先端の半導体回路設計(アナログ・デジタル)やレイアウト設計に興味のある方。その中でも特に高速入出力回路に興味のある方。デジタル回路のシステムティックに行う検証に興味のある方。	●				●				●	・自身の知らないことに対して興味を持つことができる探求心旺盛な人 ・未知の事象を解決することに対して果敢に挑戦する気概を持つ人 ・チームとのコミュニケーションを取りながら業務推進できる人	●				
JD3_K	JD3-KT-062	JD3×京浜	社内DX推進に向けたツールの開発	最先端フラッシュメモリ製造を行う当社の各種業務革新に向けたDX推進において、主にデータ活用・生成AI活用を体験いただきつつ、先輩エンジニアとディスカッションや職場雰囲気、その他IT関連取り組みについて体感いただけます。	情報処理関連の基礎知識があると望ましい。 上記専攻以外の出身者も多くいるため、この限りではありません。					●				●	IT・システムエンジニア関連業務に興味があり、コミュニケーション、課題解決力が良好な方。					●
JD3_K	JD3-KY-063	JD3×京浜	最先端画像認識技術の研究開発	最先端の画像認識技術を研究開発する現場で、機械学習と画像AIのアイデアについて先輩研究者と話し合ったり、画像認識アルゴリズムの研究と応用がどのように進められるのかを体験していただきます。	ソフトウェア、機械学習（オプション）					●					・AI機械学習技術に興味がある人 ・企業における研究開発に興味がある人	●				
JD3_K	JD3-KY-064	JD3×京浜	エージェント AI の研究開発	半導体企業における仮想的な AI エージェント利用シーンを想定し、エージェント動作体験や使い所・解釈などのディスカッションを通じた職場体験をしていただきます。	ソフトウェア、機械学習（オプション）					●					・AI機械学習技術に興味がある人 ・企業における研究開発に興味がある人	●				
JD3_K	JD3-KY-065	JD3×京浜	記憶検索型AIに関する研究開発	記憶検索型AIの研究開発現場において、コンセプト段階のアイデアについて、先輩エンジニアとのディスカッションや、どのように検証されていくのかを体験し、最先端の開発環境と日々の働き方を具体的に体感していただきます	・web上でも入手可能な記憶検索型AIに関する基礎知識 ・大規模言語モデル/近似最近傍探索関連の論文が読める ・Pythonが使えると望ましい					●					・研究開発に興味関心がある ・最新技術などの動向に興味関心がある ・失敗を恐れず、チャレンジできる ・仮説を立て実験し、分析検証することが得意	●				
JD3_K	JD3-KY-066	JD3×京浜	メモリコントローラ開発（HW設計）	メモリコントローラに搭載するHW開発業務を体験していただきます。RTL仕様作成、実装、検証と一連の業務について特定モジュールを題材に実施します。	HW設計（RTL実装、検証）に興味のある方。	●				●					専攻に関係なく、メモリコントローラに興味がある方。	●				

JD3_K	JD3-KY-067	JD3×京浜	次世代メモリコントローラを見据えたアナログIPの設計(メモリアインターフェース、レギュレータ等)	今後ますます高速化・高性能化が求められるアナログIPの実現を目指し、回路設計・検証・性能向上の流れを体験していただきます	電気電子回路(特にアナログ回路)設計の基礎知識があることが望ましいですが、必須ではありません。	●										・周囲のメンバーと協力しながら前向きに取り組める人 ・失敗を恐れず、チャレンジできる人 ・仮説を立て、分析検証することが得意な人	●				
JD3_K	JD3-KY-068	JD3×京浜	機械学習を用いたフラッシュメモリの高精度読み出し技術開発	フラッシュメモリの読み出し閾値電圧をどのようにして高精度で推定するのか、実際にGPUサーバーを使用して機械学習を行い、推定精度の改善を体験していただきます	機械学習知識、データ分析知識、プログラミング技術(Python)があると望ましいが、先輩技術者が個人に合わせて指導します。	●										最新技術や新しいアルゴリズム開発に興味があり、課題や困難にぶつかっても、周囲のメンバーと相談や協力しながら、前向きに対応することができる方。	●				
JD3_K	JD3-KY-069	JD3×京浜	データを守る！フラッシュメモリ向け誤り訂正符号の技術革新プロジェクト	最新の誤り訂正符号に関する革新的な論文を精読し、知見をチームで共有します。また、論文の成果を数値実験で再現し、その結果を議論してアイデアを深める体験をしていただきます。	学部レベルの線形代数・確率計算の知識がある方。科学計算を行うためのプログラミングスキルがあることが望ましいが必須ではありません。	●					●					数理的な考察を好み、実問題に対して数理モデルを構築することに情熱を持っている方。数学を活用して課題を解決したいという意欲を歓迎します。	●				
JD3_K	JD3-KY-070	JD3×京浜	Computational Storage技術開発	現在、ストレージに演算機能を持たせた"Computational Storage"が業界の注目を集め、各社で研究開発が進められています。今回、Computational Storageで期待されるデータ圧縮伸張技術、重複排除技術、RAID技術のいずれかのソフトウェア開発とハードウェア開発を体験していただきます。	プログラミング経験があることが望ましい。	●					●					・自らの頭で考え、自ら積極的にコミュニケーションを取れる ・ものをつくるのが好き ・広い視野を持ち、研究開発に興味がある ・困難な課題にチャレンジできる のいずれかにあてはまる方	●				
JD3_K	JD3-KY-071	JD3×京浜	ストレージセキュリティ技術開発	ストレージのセキュリティを担保するために用いられるアルゴリズムについて、基本演算を数学的に理解し、ソフトウェアを実装し、組込機器向けCPU搭載ボード上で動作確認・性能チューニングを体験していただきます。	プログラミングの基礎知識、もしくは、代数学の基礎知識は必須。	●					●					・何かをつくって動かすことに喜びを感じる ・やりきりまでチューニングすることを楽しめる ・体系立てて論理的に考えることが好き のいずれかに当てはまる方	●				
JD3_K	JD3-KY-072	JD3×京浜	フラッシュメモリ制御技術開発	SSDコントローラは、フラッシュメモリにデータを読み書きするためにいるるな制御を行っています。本実習では、FPGAボードを用いてフラッシュメモリを直接制御することで、SSDコントローラ内部の処理を体験していただきます。	プログラミング経験があることが望ましい。	●					●					論理的思考力、好奇心、行動力のある方。	●				
JD3_K	JD3-KY-073	JD3×京浜	高性能SSDのAIアプリケーション応用	大規模学習処理を含むAIアプリケーションにSSDを応用した性能評価を通じて、SSDの有効性検証を体験していただきます。	情報処理、コンピュータ科学の基礎知識は必須。Linuxの基礎スキル、GPUの知識があるとより良い。	●					●					研究開発に興味があり、チャレンジできる方。	●				
JD3_K	JD3-KY-074	JD3×京浜	低レイテンシフラッシュメモリのアプリケーション評価	低レイテンシフラッシュメモリを用いた次世代メモリ環境での性能評価を通じてメモリストレージの最新動向を把握し、エンジニアと議論して理解を深めていただきます。	情報処理、コンピュータ科学の基礎知識は必須。Linuxの基礎スキルがあると望ましい。	●					●					世界最先端の仕事で世の中にインパクトを与える気概のある方。	●				
JD3_K	JD3-KY-075	JD3×京浜	半導体評価・解析技術	次世代ストレージの研究現場において、最新規格のPCIeインターフェースの評価・解析を、最先端のオシロスコープなどの計測器を使って経験し、実際の研究の様子を体験していただきます。	半導体のアナログ分野に基礎知識があるのが望ましい。	●					●					自律的に行動でき、いろいろなことに興味を持てる方。	●				
JD3_K	JD3-KY-076	JD3×京浜	先端NANDフラッシュメモリのレイアウト開発	先端フラッシュメモリ開発におけるレイアウト設計の実習を行います。実際の回路をモチーフにCADツールを使用してレイアウトを書き、レイアウト検証(DRC、LVS)を行い、寄生容量、抵抗を抽出し、その情報を反映した回路シミュレーションを行い、レイアウトによる回路特性への影響確認までを体験していただきます。是非我々の職場の雰囲気も感じてみてください。	・Unixの基礎知識 ・半導体の基礎知識	●					●					・半導体設計に興味がある ・何事も挑戦しようという気持ちがあること	●				
JD3_K	JD3-KY-077	JD3×京浜	先端NANDフラッシュメモリのトランジスタモデル(PDK)開発	デバイスと設計を橋渡しするSPICEモデル提供に向け、測定装置を使って素子測定後、素子評価を行い、モデル作成のフローを理解いただきます。SPICEモデルに基づいて、回路Simで静特性を再現していただきます。また、SPICEモデリング向けソフトウェア開発も実習可能です。	・Unixの基礎知識 ・半導体の基礎知識 ・プログラミング基礎/数値計算の基礎知識	●			●		●					・なぜ？を掘り下げる探求心があること ・何事も挑戦しようという気持ちがあること	●				
JD3_K	JD3-KY-078	JD3×京浜	先端NANDフラッシュメモリの計算機リソグラフィ・DFM開発	ナノメーターオーダーの設計回路パターンをSi基板に形成する際の現象・課題を光学/TCADシミュレーションで再現し、皆さんの自由な発想による設計の工夫で課題解決することを体験いただきます。	・Unixの基礎知識 ・プログラミングの基礎知識 ・半導体の基礎知識があると望ましい	●					●					・新しいことに挑戦したい ・幅広い分野の技術を学ぶ意欲がある	●				
JD3_K	JD3-KY-079	JD3×京浜	先端SoCの設計環境開発	SSDやスマートフォン向けストレージには、フラッシュメモリを制御するための先端SoC(高集積半導体チップ)が搭載されています。先端SoC開発において、効率かつ誤りなく設計するために使われているEDAと呼ばれるソフトウェアを実際に動かし、先端回路設計をやり遂げるための手法に触れていただきます。	半導体や論理回路の知識、プログラミング経験、Linux利用経験などがあると役立つが、なくても活躍可。	●					●					・最新技術の情報収集意欲があり、困難に直面しても試行錯誤しながら最後までやり遂げられる方 ・他者と話ししながら課題を見つけて、解決手段の案を考えることができる方	●				
JD3_K	JD3-KY-080	JD3×京浜	最先端半導体・SSD基板の設計体験	最先端フラッシュメモリや高容量SSDの性能を引き出すには、高性能なコントローラ半導体とプリント基板(PCB)が不可欠です。これらはさまざまな設計用CADツールを駆使して設計されています。本インターナシップでは、半導体やプリント基板の設計を行う設計用CADツールを実際に動かし、製品開発を疑似的に体験していただきます。	・半導体の基礎知識 ・Linux/Windowsの基礎知識 ・プログラミング言語(Python、VBA、TCL等)の基礎知識	●					●		●		●	・半導体に限らず、研究や開発に興味関心がある ・最新技術などの動向に興味関心がある ・目の前の事象だけでなく全体を俯瞰する必要があることを理解している	●				
JD3_K	JD3-KY-081	JD3×京浜	フラッシュメモリの設計開発環境	フラッシュメモリ設計ではさまざまな先端開発ツール(EDA、AI等)を駆使します。新しい技術も積極的に導入推進して設計技術を日々進化させています。メモリ設計の競争力を支える設計・インフラの技術開発に触れてエキオシアの設計開発を体感していただけます。	・半導体やUNIX、プログラミング基礎知識 ただし、これらの知識がなくても学ぶ姿勢があれば、この限りではありません。	●			●		●					・半導体設計への興味 ・EDA、AIツールへの興味 ・最新技術などに興味	●				

JD3_K	JD3-KY-091	JD3×京浜	新規メモリ設計開発	新規メモリ設計開発の現場において、先輩エンジニアとディスカッションしながら、実際の設計ツールを使ってメモリ設計を体験し、研究開発環境と日々の働き方を具体的に体感していただきます。	電気電子、物理、物性、化学いずれかの基礎知識があると望ましい。 上記専攻以外の出身者も多くいるため、この限りではありません。	●		●	●						●	・半導体に限らず、研究や開発に興味関心がある ・最新技術などの動向に興味関心がある ・失敗を恐れず、チャレンジできる ・仮説を立て実験し、分析検証することが得意	●			
-------	------------	--------	-----------	---	---	---	--	---	---	--	--	--	--	--	---	---	---	--	--	--